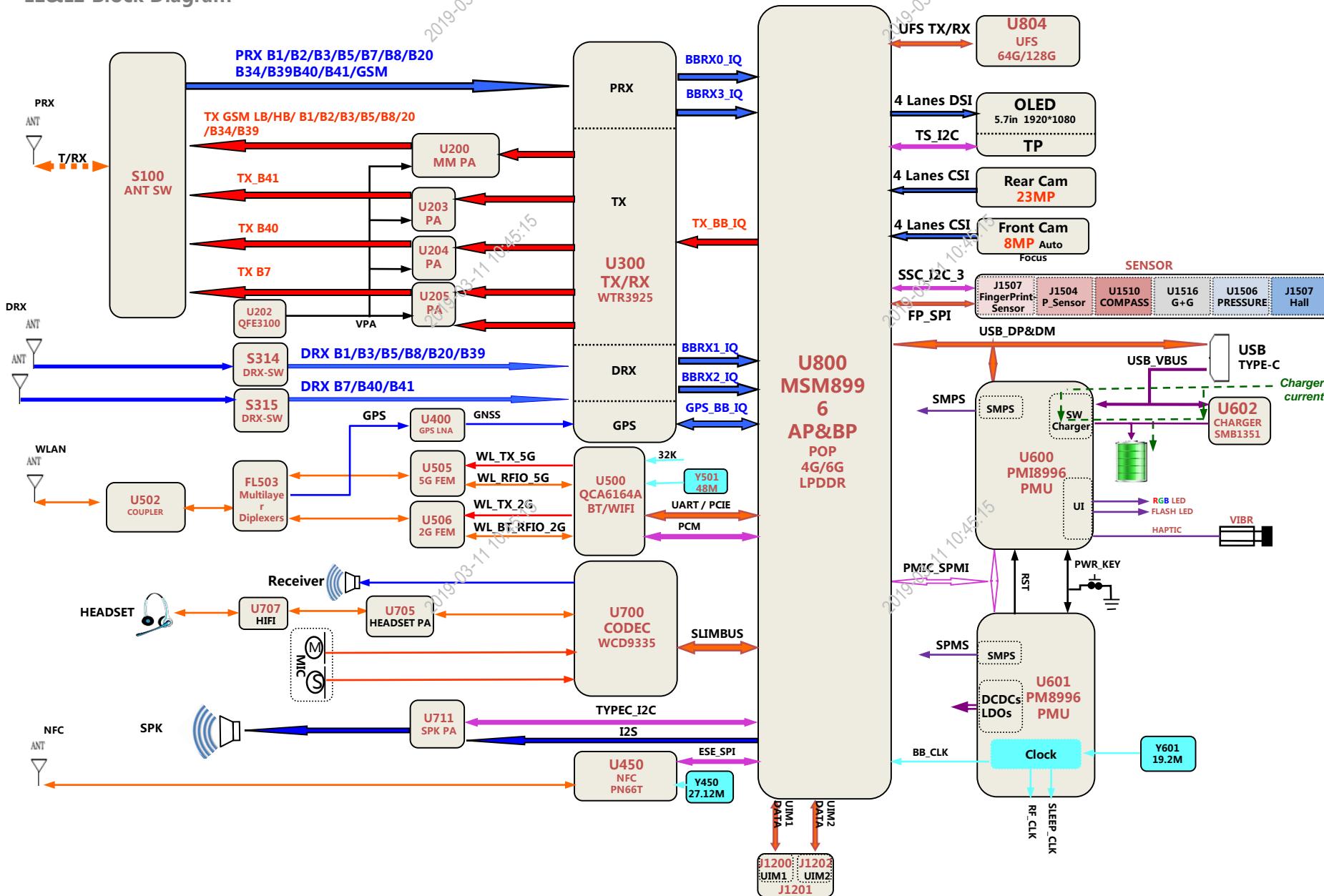


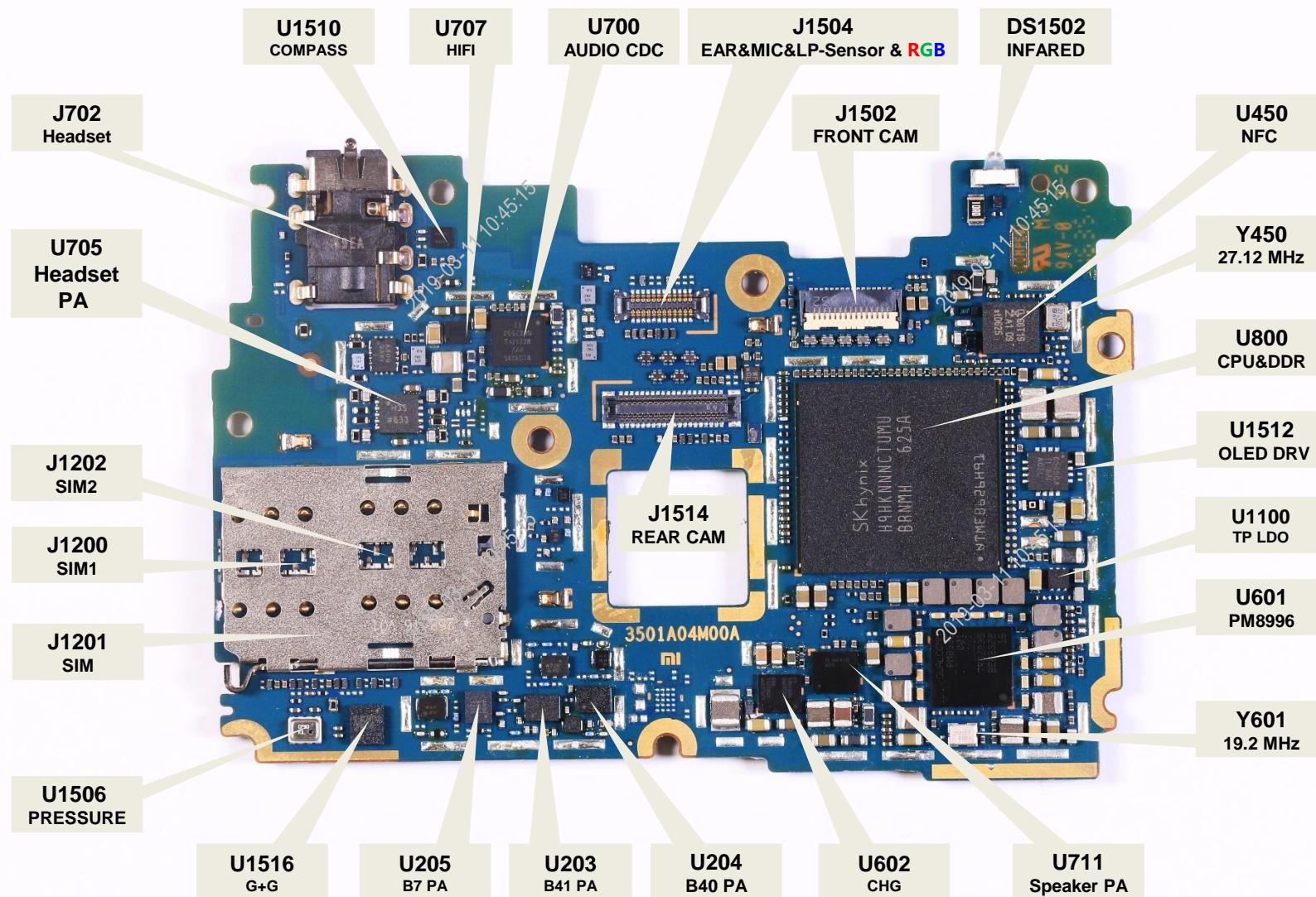
小米 NOTE2 L1&L2逻辑框图&元器件分布图

L1&L2 Block Diagram



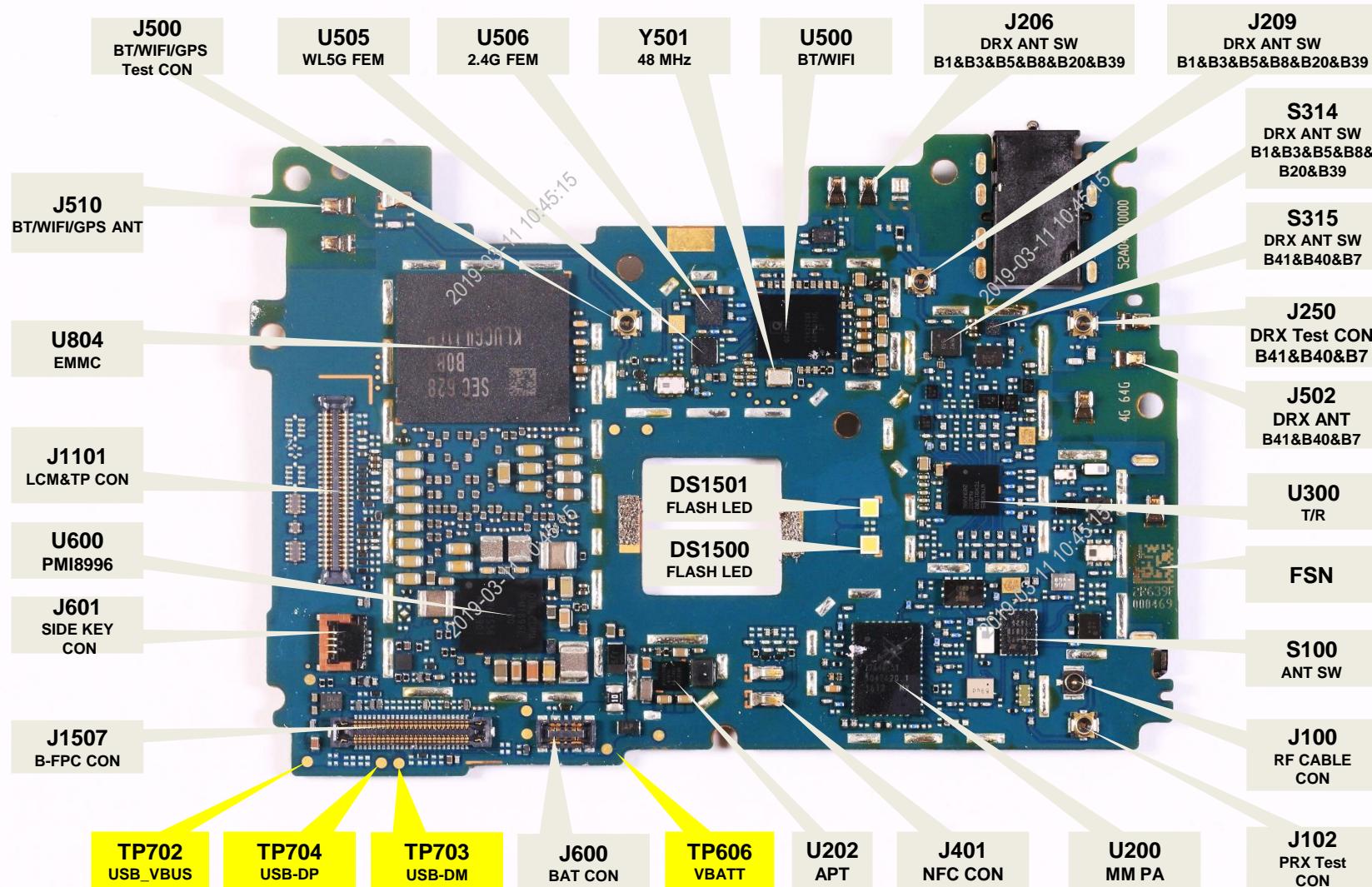
小米 NOTE2 L1&L2逻辑框图&元器件分布图

TOP元器件分布



小米 NOTE2 L1&L2逻辑框图&元器件分布图

BOTT元器件分布



小米 NOTE2 L1&L2逻辑框图&元器件分布图

English & Chinese

2019-03-11 10:45:15

| 小米NOTE2逻辑框图 , 英译汉对照表 | | | | | | | | |
|----------------------|----------------|---------------|----|----------------------|----------------|----|------------|---------------------------------|
| 索引 | 缩写 | 释义 | 索引 | 缩写 | 释义 | 索引 | 缩写 | 释义 |
| A | 23MP | 2300万像素 | F | Flash LED | 闪光灯 | R | Receiver | 受话器(一般指听筒) |
| | ANT | 天线 | | FPC | 软性印刷电路板 | | RF | 射频 |
| | ANT SW | 天线开关 | | Finger Print-Sensor | 指纹识别传感器 | | RST | 复位信号 |
| | AP | 应用处理器 | | Front CAM | 前置相机 | | REAR CAM | 后置摄像头 |
| | AUD_DAT | 音频数据 | | FP_SPI | 指纹模组通信总线 | | RF Cable | 射频线缆接口 |
| | AUDIO CDC | 音频解码器 | | FEM | 前端模块 | | SENSOR | 传感器 |
| B | B1/B2/B3~B41 | 第1~41频段 | G | GPS | 全球定位系统 | S | S MIC | 次MIC |
| | BOTT | 底面 | | GSM | 全球移动通信系统 | | Side Key | 侧键 |
| | BP | 基带处理器 | | GNSS | 全球卫星导航系统 | | SPK | 扬声器 |
| | B-FPC CON | FPC接口(连接底部小板) | | G+G | 重力+陀螺仪 | | SPI | 串行外设接口(通信总线) |
| | BAT CON | 电池接口 | H | HALL | 霍尔传感器 | | SPMI | 电源管理总线 |
| | BlackCam | 黑白相机 | | HAPTIC | 触觉(震动) | | SW | 开关 |
| | BAT ID | 电池身份识别 | | HEADSET | 耳机接口 | | SMPS | 开关电源 |
| | BB_CLK | 基带时钟 | I | I2C | 两线制串行控制总线 | | Speaker PA | 音频功率放大器 |
| | Block Diagram | 框图 | | IQ | 同相、正交 | | SLEEP_CLK | 睡眠时钟 |
| C | CAM | 相机 | | INFARED | 红外 | | SSC_I2C | 传感器I2C信号 |
| | CON | 连接器(接口) | | I2S | 音频总线 | | SLIMBUS | 串行多媒体总线 |
| | CSI | 相机串行接口 | K | KEPAD_LED DRV | 键盘灯驱动 | T | TOP | 上面 |
| | TP | 触屏 | | LDO | 低压差线性稳压器 | | T/R | 无线收发器(transmitter and receiver) |
| | clock (CLK) | 时钟 | | LTE | 3GPP长期演进技术 | | TYPEC_I2C | 音频PA的I2C控制总线 |
| | charge current | 充电电流 | | LNA | 低噪声放大器 | | TEST CON | 测试接口 |
| | CTRL | 控制 | L | L&P Sensor | 光&距离传感器 | U | USB-DP | USB Data Positive(数据+)手机与外设的通信 |
| | COMPASS | 指南针 | | Lanes | 通道 | | USB-DM | USB Data Minus(数据-)手机与外设的通信 |
| | COUPLER | 耦合器 | | LPDDR | 低功耗双速率随机存储器 | | UI | 用户界面 |
| | CHG | 充电 | | LCD PWR | 显示供电 | | UART | 一种通信总线(并行输入串行输出) |
| D | DRX | 分集接收 | M | MIC | 麦克风 | V | UFS | 闪存 |
| | DSI | 显示器串行接口 | | Multilayer Diplexers | 多层双工器 | | VBAT | 电池电压 |
| | DCDC | 直流电源 | P | PA | 功率放大器 | | VBUS | USB供电 |
| | DRV | 驱动 | | PRESSURE | 压力 | | VREG WLED | 背景灯供电 |
| E | EMMC | 嵌入式多媒体存储卡 | P | POP | 叠层封装 | | VIBR | 振子 |
| | ESE_SPI | NFC通信总线 | | PMU | 电源管理单元 | | | |
| | | | | PRX | 主集接收 | | | |
| | | | | PWR_KEY | 电源键 | | | |
| | | | | PCIE | 通信总线(外设部件互连标准) | | | |
| | | | | PCM | 数字音频总线 | | | |
| | | | | | | | | |